

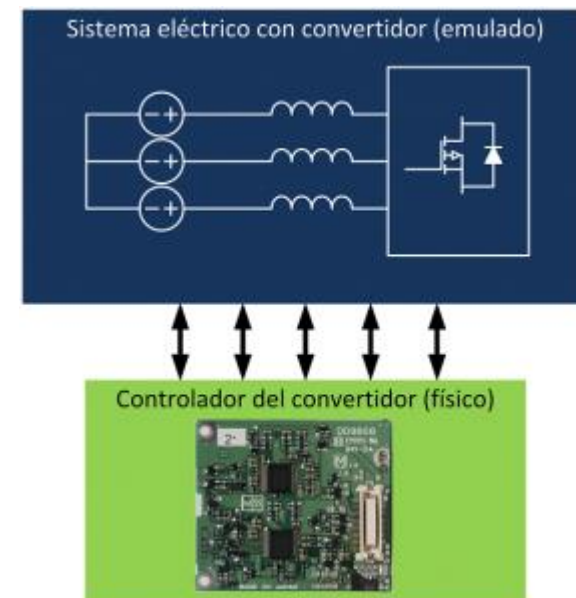
Diseño del control y modelado hardware-in-the-loop de un inversor PWM para micro-redes de corriente alterna

Descripción

El modelado *hardware-in-the-loop* permite emular el comportamiento mediante computador de sistemas complejos reales. No usar la instalación real es un beneficio en términos económicos y/o de seguridad.

En este proyecto se va a modelar en tiempo real un inversor PWM conectado a una red eléctrica. El inversor se controlará con una tarjeta exterior para regular la potencia eléctrica manejada por el mismo.

Este trabajo es de especial aplicación en sistemas de generación eléctrica con fuentes renovables (eólica, solar, etc.), sistemas de alimentación ininterrumpida (UPS) y otras numerosas aplicaciones conectadas a la red eléctrica mediante convertidores electrónicos de potencia, como las redes de energía eléctrica inteligentes (*smart grids*).



Oferta para: GITI, GE

Coordinador(es): Javier Uceda y Rafael Asensi

e-mail de contacto: javier.uced@upm.es, rafael.asensi@upm.es